

DVU-354 NPF-DDA

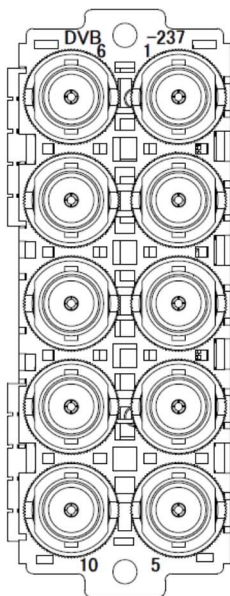
OnePack II シリーズ NPF-DDA モジュールは、12G-SDI、3G-SDI、HD-SDI、SD-SDI(270Mbps)、DVB-ASI に対応した分配モジュールです。1 入力 9 分配／1 入力 4 分配×2 系統を構成できます。

特長

- 12G-SDI、3G-SDI、HD-SDI、SD-SDI(270Mbps)、DVB-ASI に対応
- マルチレートリクロックを装備(DVB-ASI はバイパス)
- 全出力 DVB/ASI に対応
- 1 入力 9 分配／1 入力 4 分配×2 系統をスイッチで設定可能

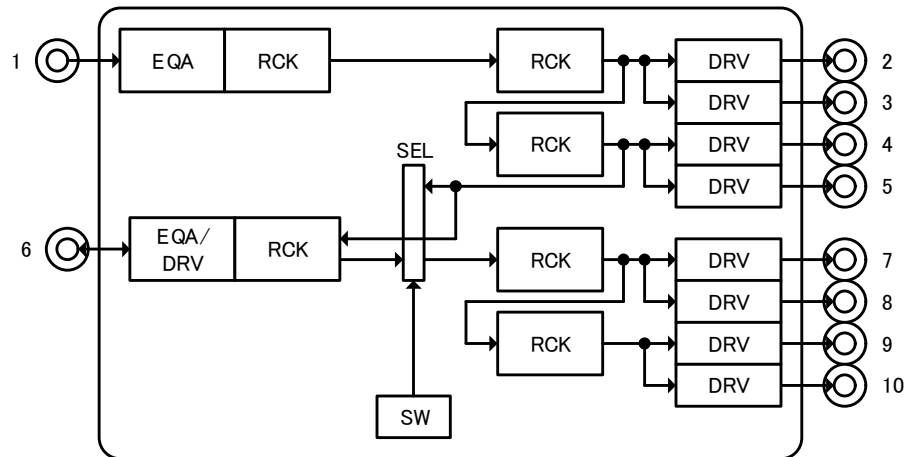
構成

- 構成 : フロント基板 DVU-354 1 式
: リア基板 DVB-237 1 式
- 背面図



DVU-354 NPF-DDA

ブロック図



機能

➤ ステータス表示

前面の LED でリクロックレートを判別できます。(12G/3G/HD/Other)

定格

➤ 入力信号

SDI SMPTE2082-10、424M、292M、259M-C、EN50083-9

75 Ω BNC

➤ 出力信号

SDI SMPTE2082-10、424M、292M、259M-C、EN50083-9

75 Ω BNC

➤ 動作温度

0℃～40℃

➤ 動作湿度

20%～80%(ただし結露なきこと)

➤ 消費電力

9VA 以下

➤ 質量

600g 以下

DVU-354 NPF-DDA

性能

➤ SDI 入力

リターンロス	5MHz～1.485GHz : 15dB 以上、1.485GHz～2.97GHz : 10dB 以上 2.97GHz～5.94GHz : 7dB 以上、5.94GHz～11.88GHz : 4dB 以上
--------	--

➤ SDI 出力

振幅	0.8Vp-p±10% 75Ω
リターンロス	5MHz～1.485GHz : 15dB 以上、1.485GHz～2.97GHz : 10dB 以上 2.97GHz～5.94GHz : 7dB 以上、5.94GHz～11.88GHz : 4dB 以上
立上り／立下り	12G-SDI : 45ps 以下(20%～80%)、3G-SDI : 135ps 以下(20%～80%)、 HD-SDI : 270ps 以下(20%～80%)、SD-SDI : 0.4ns～1.5ns(20%～80%)
オーバーシュート	10%以下
DC オフセット	±0.5V 以内
アラインメントジッタ	12G-SDI : 0.3UI、3G-SDI : 0.3UI、HD-SDI : 0.2UI、SD-SDI : 0.2UI
タイミングジッタ	12G-SDI : 8.0UI、3G-SDI : 2.0UI、HD-SDI : 1.0UI、SD-SDI : 0.2UI

DVU-354 NPF-DDA

変更履歴

Rev00	2018.3.2	佐藤 初版
Rev01	2018.5.24	佐藤 背面図修正、消費電力、質量見直し
Rev02	2019.7.22	今道 誤記訂正

承認	確認	作成
小林	今道	佐藤